

NOVAPARKS™

NovaSparks est le leader mondial du traitement de données ultra basse latence à base de FPGA pour l'industrie financière depuis 2008. Nous sommes une entreprise rentable en forte croissance qui fournit des feed handlers - plateformes logicielles et matérielles permettant l'accès aux données de marché - ayant une latence inférieure à la microseconde et supportant plus de 50 marchés financiers à travers le monde (USA, Europe, Asie...). Nous sommes constamment à la recherche de nouveaux talents pour résoudre les multiples challenges techniques soulevés par notre activité de pointe.

Nous recrutons afin de renforcer nos équipes de développement firmware FPGA. Au sein de ces équipes, vous participerez à toutes les phases de développement de nos produits, depuis la spécification jusqu'à l'implémentation et l'intégration. Passionné par les technologies, vous voulez rejoindre une équipe dynamique où vous saurez mettre en avant vos qualités techniques et humaines, découvrir de nouveaux défis et progresser. Idéalement, vous pourrez prendre en charge la responsabilité de certains de nos projets. Vous pourrez être amené à entrer en contact avec nos clients et équipes locales et étrangères.

Poste : Ingénieur FPGA

Lieu : Paris (75014), Nantes

Contact : jobs@novasparks.com

Contrat : CDI

Salaire : selon expérience

Expérience : si possible une expérience professionnelle dans le développement FPGA ou ASIC en VHDL ou Verilog

Responsabilités :

Au sein d'une petite équipe, vous participerez à la conception et au développement des firmwares FPGA de traitement de données de marché. Les projets sont multiples et chacun d'eux offre des challenges ambitieux en termes de robustesse, flexibilité et performance :

- Implémentation & optimisation de la latence des modules de traitement de données de marché (hashtable en mémoire interne et externe, filtrage, tri ...)
- Optimisation de latence des interfaces hauts-débits (Ethernet 25G, 40G, PCIe Gen3/4...)
- Opérations arithmétiques basse latence sur FPGA (arrondi, conversion, compression/décompression...)
- Etude et implémentation de feed handlers pour de nouveaux marchés
- Etude amont et démarrage des prototypes de carte FPGA
- Etc.

Qualifications indispensables :

- Ingénieur ou formation BAC+5 équivalente
- Polyvalence, rigueur, curiosité, autonomie
- Anglais courant
- Très bonne maîtrise d'outils de CAO électronique FPGA ou ASIC (outils de simulation, synthèse et placement/routage)
- Bonne connaissance de la méthodologie de développement en électronique numérique

Qualifications appréciées :

- Expérience en langage C/C++
- Bonne maîtrise d'un langage de script (Python, Perl, Bash, etc.)
- Intérêt pour l'architecture des processeurs et des machines
- Compétences en systèmes embarqués et en réseaux
- Intérêt pour les problématiques de latence et d'optimisation